

英業達股份有限公司

優秀人才獎助學金辦法

一、目的：

為獎勵大學及研究所在學之成績優秀人才，使其可專注於課業及專業能力養成，英業達股份有限公司(以下稱「本公司」)特設立本獎助學金辦法。

二、申請期間：

2024 年 04 月 15 日至 05 月 20 日止，逾期不予受理。

三、申請及報名方式：

1. 線上網路報名：

申請人需於申請期間內上網填寫報名申請表，並按本辦法之第六項所列之應繳文件完整填具，且依照「附件二：優秀人才獎助學金申請資料」檢核表所列順序編碼排序集結成一個 PDF 檔，一律上傳 PDF 檔至本公司指定雲端位置。

2. 線上網路報名暨審查文件上傳網址：

- 網址: <https://reurl.cc/z1yr2V>
- QR code:



四、申請資格：

1. 名額：至多 60 名。
2. 對象：當年度將升大學三年級(含)以上之在學一般生(不含進修部、在職專班、在職學分班)。
3. 科系：電子、電機、機械、資工、資管等系所。
4. 條件：申請人以申請當年度之前一學期學業成績平均 70 分(含)以上且操行成績達 80 分(含)以上。
5. 未受領本公司其他獎助學金者。

五、獎助學金內容：

學制	年級	獎助學金金額	說明
大學	三年級	12 萬/年	經錄取後，次年無需再次審查，直接領取 2 年獎學金補助。
	四年級	12 萬/年	
碩士	一年級	20 萬/年	經錄取後，次年無需再次審查，直接領取 2 年獎學金補助。
	二年級	20 萬/年	
博士	預計 2-3 年內畢業者	面議	經錄取後，獎助學金金額與受領年限將與任用單位另行討論

- 備註：不同學制，需重新提出申請。

六、申請檢附文件：(除項目(1)外，其餘項目(2)~(8)請按下方順序排序集結成一個 PDF 檔)

1. 線上網路報名申請
2. 申請表。
3. 在學證明影本(學校開立之在學證明，或學生證加蓋註冊章之影本)。
4. 身份證正/反面影本。
5. 申請當年度之前一學期學業成績單(需記載學業平均分數及操行成績)。
6. 自傳(至少 800 字，內容需包含個人優/劣勢、未來自我規劃等)。
7. 個人資料同意書。
8. 其他加分文件(獲獎證明、語文證明、作品、學校教授推薦函等)。

七、評選方式：

第一階段：書面審查 (05/21-05/31)

第二階段：通過書面審查後，由本公司個別通知面試相關資訊 (06/03-06/17)

八、獲獎名單公佈：

最晚於每年 07 月 31 日前通知錄取獎助學金之學生。

九、獎助金發放方式：

每學期發放一次，於每年上學期的 10 月及下學期的 3 月發放，匯入錄取同學提供之銀行帳戶，稅額與健保補充保費計算依相關法令規定辦理 (必要時得由公司代扣)。

受補助生需提供本人銀行帳戶存摺封面影本。

十、服務承諾：

受補助生應於完成大學或研究所學業取得畢業證書（或退伍令）後三十日內，主動與本公司聯繫，進入本公司任職(領取補助一年，服務至少滿 1 年，以此類推)。

十一、其它：

1. 本辦法若有未詳盡事宜，將依本公司「優秀人才獎助學金合約書」為主。
2. 本獎助學金將依相關法令規定，必要時將先行預扣稅額及健保補充保費後匯入。

十二、聯絡窗口：

英業達獎助學金專案小組

Email: iechr@inventec.com

電話：02-2881-0721 人才招募部

2024優秀人才獎助學金 職缺一覽表

No.	廠區	職缺	工作內容	需求科系
1	士林	機構設計工程師	<ol style="list-style-type: none"> 1. Mechanical structure design. 2. Tooling study for master production. 3. New technology search & study. 4. New material search & study. 	機械工程
2	士林	散熱工程師	<ol style="list-style-type: none"> 1.建構3D產品繪圖(Creo) 2.NB/AIO/Thin Client/Mini-DT 系統之散熱模擬(模擬分析模組:Flotherm) 3.設計整體系統之散熱規劃與模組設計 (CPU/VGA...) 4.系統量測及資料分析/散熱系統控制/問題解決 	機械工程
3	士林	SI 訊號完整性工程師	<ol style="list-style-type: none"> 1. 執行信號模擬分析，評估訊號完整度。 2. 分析Chip Vendor Recommend Routing Guide。 3. 建立Constraint Rule for PCB Routing。 4. 設計PCB疊構以符合特性阻抗需求。 5. 研究訊號完整性專業技術之提升。 6. 量測實體PCB特性阻抗驗證品質。 	電機電子、資工、通信
4	士林	電子研發工程師	<ol style="list-style-type: none"> 1. NB、PC相關產品之主機板線路設計及軟硬體、機構整合。 2. NB、PC相關產品之除錯、功能測試及訊號驗證。 3. 協助產線改善生產品質、良率及客訴問題。 4. 研究開發新技術、新電子材料及應用。 	電機/電子
5	士林	BIOS/EC工程師	<ol style="list-style-type: none"> 1. 參與專案開發過程(含NB、PC BIOS/EC程式開發、除錯、維護) · 了解新機種規格。 2. 協助產線改善生產品質、良率及客訴問題。與客戶及EE共同合作了解、解決BIOS/EC的問題。 3. 溝通、測試與Release BIOS for客戶需求。 4. 學習與熟悉UEFI BIOS架構。 5. 具強烈學習能力及工作意願，熟C語言及組合語言者佳。 	電機/電子/資工
6	士林	軟體分析工程師	<ol style="list-style-type: none"> 1. 未知問題分析(系統當機, 藍底白字畫面, 黑畫面), 系統相容性/系統可靠性相關問題釐清 2. 與品保部門, 研發部門, 廠商一起合作找出根本原因 3. New Technology Survey and Research 	電機/電子/資工/資管
7	士林	韌體分析工程師	<ol style="list-style-type: none"> 1.For Type-C Intel Thunderbolt portion Intel Thunderbolt FW / Driver issue debugging and Release. 2.For Type-C PD portion Type-C PD FW issue debugging and Release. 3.For Intel Management Engine (ME) portion Intel Management Engine (ME) FW / Driver issue debugging and Release. 4.跨部門溝通解決產品問題 	電機/電子/資工/資管
8	士林	驅動程式暨OS分析工程師	<ol style="list-style-type: none"> 1.負責電腦專案研發之作業系統與驅動程式相關問題分析(功能異常、使用者行為定義、藍底白字畫面、黑畫面)。 2.客戶需求與供應商驅動程式規格確認、專案時程規劃及驅動程式發佈控管、風險評估與進度確認。 3.驅動程式系統相容性與可靠性相關問題分析及解決進度追蹤管理。 4.Microsoft和驅動程式相關產品文件與新功能學習。 5.公司內跨部門、客戶端及供應商之驅動程式相關事宜溝通協調。 	電機/電子/資工/資管
9	士林	軟體設計工程師	<ol style="list-style-type: none"> 1. Windows/Chrome OS Debug. 2. OS kernel event & APP function tracing. 3. 測試輔助程式及Web系統開發、除錯、維護。 4. 具強烈學習能力及工作意願。 	電機/電子/資工/資管
10	士林	系統效能軟體工程師	<ol style="list-style-type: none"> 1. Windows 評定與系統效能分析 2. Windows Assessment Result 分析 3. Windows Performance Analyzer ETL 追蹤與分析 4. 建制Windows 評定自動化程序 	電機/電子/資工/資管

No.	廠區	職缺	工作內容	需求科系
11	桃園	伺服器硬體設計工程師	<ol style="list-style-type: none"> 1. Server/storage/Data center System Design. 2. Part of the logic circuit design on board level. 3. Hardware specification writing, schematic drawing using Concept tool. 4. Set signals routing constrain, Co- work with layout engineer, FA analysis, debug, customer communication. 	電機/電子
12	桃園	伺服器BMC設計工程師	<ol style="list-style-type: none"> 1. BMC firmware development. 2. Troubleshooting of hardware and firmware. 3. Driver coding of embedded system. 4. Linux kernel porting for particular SOC. 5. know-how of IPMI. 	電機/電子/資工/資管
13	桃園	伺服器BIOS設計工程師	<ol style="list-style-type: none"> 1. BIOS firmware(UEFI), FW development and release including documents. 2. Issue analysis/debugging and feature behavior clarification. 3. Know-how of BIOS basic. 4. Python tool development. 	電機/電子/資工/資管
14	桃園	伺服器電源設計工程師	<ol style="list-style-type: none"> 1. 電源電路的規劃,設計,佈線與軟體模擬 2. 電源電路問題的偵錯,追蹤與解決方案提供 3. 協助替代料的規格審查,評估, 驗證與導入 4. 外購電源供應器的規格審查,評估與驗證 5. 客戶端,供應商,跨部門間的溝通協調,以完成專案開發 	電機/電子
15	桃園	伺服器機構設計工程師	<ol style="list-style-type: none"> 1. 依據規格及設計規範提供機構解決方案 2. 參與樣品測試與驗證·確保設計可靠度·讓量產順利 3. 專案量產後·機構部件的變更及BOM維護 	機械工程
16	桃園	伺服器散熱設計工程師	<ol style="list-style-type: none"> 1. 伺服器電腦散熱設計測試與分析 2. 前瞻散熱元件開發 3. 資料中心散熱設計與測試 4. 散熱控制理論研究與系統控制設計 	機械工程
17	桃園	伺服器SI Simulation工程師	<ol style="list-style-type: none"> 1. PCB疊構與阻抗設計. 2. Signal Integrity與Power Integrity的模擬與分析. 3. Layout 的rule制定與審核. 4. 訊號量測的審核與除錯. 5. 流程自動化改進與in-house utilities開發. 6. TDR/VNA量測. 	電機/電子
18	桃園	車用硬體設計工程師	<p>歡迎對於汽車電子領域發展有興趣的同學加入。</p> <ol style="list-style-type: none"> 1. Responsible for schematics capture, layout checking, BOM generating, and debugging and testing of Server mother boards/add-on cards/backplane products. 2. Collaborate with layout engineers, validation engineers, software engineers, firmware engineers, power engineers and other teams to discover and solve any issues of designs in early stage to ensure and enhance the quality of the products. 3. Accomplish the products to conform to engineering specifications, customer performance expectations. 4. Perform other duties as assigned. 	電機/電子
19	桃園	車用軟體設計工程師	<p>歡迎對於汽車電子領域發展有興趣的同學加入。</p> <ol style="list-style-type: none"> 1. 接觸過嵌入式系統(Embedded System) 2. 熟悉Linux service & driver, 硬體的I/O(CAN, UART, Bluetooth ...), system BSP/ Uboot 3. 對於 IVI(車用資訊娛樂系統), Switch/Gateway 產品開發有興趣。 	電機/電子/資工/資管